



Wrocław, 4.03.2019 r.

DZIEKAN I RADA WYDZIAŁU ELEKTRONIKI POLITECHNIKI WROCŁAWSKIEJ

zapraszają na

PUBLICZNĄ DYSKUSJĘ NAD ROZPRAWĄ DOKTORSKĄ
W DYSCYPLINIE INFORMATYKA

Mgr. inż. Piotra Flasińskiego

w dniu **3 kwietnia 2019 r.** o godz. **11⁰⁰** we Wrocławiu
ul. Janiszewskiego 11/17, budynek C-4, sala nr **38-39**

Temat rozprawy:

***Dynamically programmed attributed regular grammars and their
application to syntactic pattern recognition***

Promotor:

prof. dr hab. inż. Marek Kurzyński
Politechnika Wrocławska

Recenzenci:

prof. dr hab. inż. Juliusz L. Kulikowski
Instytut Biocybernetyki i Inżynierii Biomedycznej PAN
dr hab. inż. Leszek Chmielewski, prof. WAT
Szkoła Główna Gospodarstwa Wiejskiego

*Rozprawa doktorska jest do wglądu w czytelni Biblioteki Głównej
Politechniki Wrocławskiej, Wrocław, Wybrzeże Wyspiańskiego 27.
Streszczenie pracy oraz recenzje dostępne są na stronie internetowej
Wydziału Elektroniki: <http://weka.pwr.edu.pl/pracownicy/postepowania-awansowe/postepowanie-o-nadanie-stopnia-naukowego-doktora>*

Dziekan
Wydziału Elektroniki

C. Smutnicki
Prof. dr hab. inż. Czesław Smutnicki



HR EXCELLENCE IN RESEARCH

Janiszewskiego 11/17
50-372 Wrocław

T/F: +48 71 320 35 74
+48 71 320 25 38
+48 71 320 25 31

www.weka.pwr.edu.pl
dziekanat_W4@pwr.edu.pl